

# Obiettivi del corso

---

---

- Fornire le conoscenze di base necessarie relative a:
    - **Architettura ed organizzazione dei calcolatori elettronici**  
Quali sono i componenti di un calcolatore, come sono interconnessi, come interagiscono
    - **Reti Logiche**  
Quali sono e come si progettano le macchine elementari che costituiscono un calcolatore
    - **Linguaggio del processore**  
Le istruzioni del processore, la programmazione in linguaggi assemblativi, corrispondenza tra linguaggi ad alto livello e linguaggio macchina
-

# Obiettivi del corso (2)

---

- Dunque studieremo l'architettura **dei calcolatori elettronici**
    - Si noti l'uso del plurale
  - E' importante che comprendiate che non tutti i calcolatori sono "Personal Computer"
  - Essendo comunque il PC il calcolatore di uso più comune, di frequente esemplificheremo i concetti facendo riferimento ai sistemi PC
  - Data la complessità e le particolarità dei processori su cui si basano i PC odierni, assumeremo come processore di riferimento la CPU Motorola 68000
  - **Non è** un obiettivo di questo corso quello di formare programmatori assembler esperti
-

# Metodologia didattica

---

- Lezioni frontali con supporto multimediale
  - Esercitazioni guidate in aula con esempi in uno specifico linguaggio assembly (MC68K)
  - Esercitazioni assistite in laboratorio
-

# Libri di testo

---

1. Gianni Conte, Antonino Mazzeo, Nicola Mazzocca, Paolo Prinetto.  
*Architettura dei calcolatori.*  
Città Studi Edizioni.  
ISBN: 978-88-251-7364-02



1. Bruno Fadini, Nicola Mazzocca.  
*Reti logiche: complementi ed esercizi.*  
Liguori, 1995.  
ISBN: 978-88-207-2568-6

